

HOSHIN

ELECTRONICS CO.,LTD.

CAMAC PH-ADC**16ch-12bit ピーク検出型 ADC (C008)**

(16ch-同期PHA)

アナログ信号のピークの電圧を12bit ADCでデジタル化します。ゲート幅500nsより対応しますので高速シグナルにも対応いたします。

**■ 特長**

- 16chをCAMAC1幅に凝縮
- 入力信号は正負のいずれでも可、また入力インピーダンスも50Ω～5kΩ納入時にご指定下さい
- 16chが同時に測定可能
- ピークホールド部はミニカード化しメンテナンスが容易
- ADCは高速12bit逐次比較形
- アナログのサム出力がある
- 内部にディスクリをもちHOLD-OUTにNIM出力する(この出力をGATEにするとPHAとして自己トリガーが可能)

■ 仕様

ゲート入力	: NIMレベル 最少幅500ns
アナログ入力	: 0～2.5V(または0～-2.5V) ～100ns立上り 誤差3%以下 ～200ns立下り // ～200ns立上り 誤差1%以下 ～300ns立下り //
入力インピーダンス	: 50Ω変更可能
リセット入力	: NIMレベル 最少幅50ns
リセット時間	: 800ns
残留ペDESTAL	: 標準50カウント
変換時間	: 100μs以下
SUM出力	: 16ch入力の加算出力
HOLD出力	: SUM出力のディスクリミネータ出力 (NIMレベル)
ADC	: 逐次比較形12bit(1ch約5μs)
直線性	: 1LSB以下
形状	: CAMAC標準1幅モジュール
電源	: +6V、+24V、-6V、-24V

■ CAMACファンクション

F(0)・A(0～15)・S1	: データリード0ch～15ch
F(2)・A(0～15)・S1	: データリード0ch～15ch
F(2)・A(15)・S2	: ピークホールドリセット
F(8)	: テストLAM
F(9)・S2	: ピークホールドリセット

F(10)・S2 : LAMクリア
C・S2 : ピークホールドリセット
Z・S2 : ピークホールドリセット

[▲ 豊伸電子ホームへ](#)



株式会社 豊伸電子

〒216-0006 神奈川県川崎市宮前区宮前平3-9-12

TEL.044-861-0202 FAX.044-861-0121

E-Mail:info@hoshin-el.co.jp